

Mit YELO Leiterplattenkonstruktion und Fertigungskosten senken

Ucamcos brandneue Suite mit Yield Enhancing Layout-Modulen (YELO) ermöglicht die kostengünstigste Leiterplattenfertigung durch Optimierung des Leiterplattenlayouts für die Fertigung. Es liefert ergiebiger, einfacher zu fertigende Designs und verkürzt die CAM-Durchlaufzeiten um bis zu 30%. Für einen begrenzten Zeitraum steht YELO kostenfrei zur Bewertung in UcamX 2018.06, der neuesten Version von Ucamcos leistungsstarker All-in-One-CAM-Software zur Verfügung.

Gent, Belgien – 29. August 2018 – Ucamco ist erfreut, YELO, seine brandneue Suite mit Yield Enhancing Layout-Modulen vorzustellen. Durch die Prüfung der Leiterplattendesigns auf Designkonflikte, Anomalien und potenzielle Probleme und die Generierung alternativer Designlösungen im laufenden Betrieb automatisiert YELO eine der mühsamsten Aufgaben in der Leiterplattenvorproduktion.

Leiterplattenhersteller prüfen die eingehenden Designdaten der Kunden vor der Fertigung stets detailliert mit Tools wie dem UcamX Design Rule Check (DRC) Modul. In den meisten Fällen decken solche Prüfungen mehrere Probleme auf. Typischerweise die Missachtung kundenspezifischer Leiterbahnbreiten und Abstände oder die Nichteinhaltung von Merkmalsparametern, die dem CAD-Konstrukteur möglicherweise nicht bekannt sind. Diese treiben die Leiterplatte zwangsläufig in eine höhere und teurere Fertigungsstufe, die durch das höhere Ausschussrisiko noch teurer wird. Wurden die Probleme aufgedeckt, ergeben sich zwei Möglichkeiten: Man kann dem Kunden einen höheren Preis nennen, um das Produkt „wie es ist“ zu produzieren oder (und damit verbringen die CAM-Ingenieure sehr viel Zeit), die Verstöße werden einzeln behoben. Indem Leiterbahnen verschoben, die Leiterbahnbreiten und andere Parameter angepasst werden und versucht wird, das Produkt wieder in die ursprünglich angegebene niedrigere Herstellungsstufe des Kunden zu bringen. Um zu gewährleisten, dass keine neuen Probleme im Vorgang entstanden sind müssen mehrere DRC-Iterationen durchlaufen werden. Dies ist ein komplexes und zeitaufwendiges Unterfangen, das von Hand durchgeführt wird und längst nicht optimal ist: Der Ingenieur versucht also, Probleme zu lösen, indem er Änderungen in der unmittelbaren Umgebung vornimmt, aber die optimale Lösung kann eine Reihe von Änderungen erfordern, die viel weiter entfernt ihren Ursprung haben.

Genau hier setzt YELO an: Die Module Copper Adjuster Signal und Plane scannen die gesamte Leiterplatte und justieren mit einem beeindruckenden Arsenal an intelligenter, automatischer Korrekturfunktionalität. Sie verschieben und verändern Leiterbahnen, Kupferstege, Kupferflächen, Lötaugen und andere Merkmale auf Signal-, Plane- und Mischlagen der gesamten Leiterplatte. Die Veränderungen werden entsprechend dem Leiterplattendesign, unter Beibehaltung der Netzlistenintegrität und innerhalb der angegebenen Klasse und Spezifikationen vorgenommen.

Ebenso scannt und justiert YELO Legend Adjuster nach Bedarf die Größe und Positionierung des Kennzeichendrucks.

Und all das mit beispielloser Geschwindigkeit und Reichweite, betont Dirk Leroy von Ucamco: „Mit kombinatorischen Entscheidungen trifft YELO mehrere „Ja/Nein“-Entscheidungen parallel, wodurch das Programm schneller und cleverer als das menschliche Gehirn agiert. Es untersucht zahlreiche Iterationen gleichzeitig und verfolgt die Abläufe zurück, wenn sich Entscheidungen als nicht optimal erweisen.“

Und wenn die Genehmigung des Konstrukteurs erforderlich ist, um Änderungen durchzusetzen, erstellt YELO eine Kopie einer bestimmten Kupferschicht, um die „Vorher-Nachher“-Situationen zu dokumentieren, was eine schnellere und einfachere Kommunikation und Design-Durchlaufzeiten ermöglicht.

Ucamco bietet YELO derzeit kostenfrei zum Test in seiner neuesten Software-Distribution UcamX 2018.06 an, zusammen mit einer Reihe weiterer Verbesserungen, einschließlich besserer Fehlerberichte für Design Rules, verbessertem Import von Eagle-Fonts und anpassbarer Route Path Sequence. Außerdem können UcamX-Jobs direkt aus dem Zip-Archiv gelesen und die oberen und unteren Ebenen der Leiterplatte können in realistischen Farben dargestellt werden.

Falls Sie Ihre Version von UcamX noch nicht aktualisiert haben, tun Sie es noch heute und finden Sie heraus, wie YELO Ihr Geschäft und Ihren Ertrag verbessern kann.

Über Ucamco

Ucamco (früher Barco ETS) ist einer der Marktführer im Bereich Leiterplatten-CAM-Software, Photoplotter und Direktbelichtungssysteme mit einem weltweiten Vertriebs- und Supportnetzwerk. Ucamco hat seinen Hauptsitz in Gent, in Belgien. Das Unternehmen bietet über 25 Jahre an ständig wachsender Erfahrung in der Entwicklung und dem Support von branchenführenden Photoplottern und Lösungen für Front-End-Werkzeuge für die globale Leiterplattenbranche. Der Schlüssel zu diesem Erfolg liegt im kompromisslosen

Streben nach technischer Perfektion in der gesamten Produktpalette. Mit der Übernahme der Gerber Systems Corp. (1998) ist Ucamco außerdem Eigner der IP-Rechte für das Gerber-Dateiformat.



*Um weitere Informationen zu Integr8tor zu erhalten,
wenden Sie sich bitte an Ucamco:*

Telefon: +32 (0)9 216 99 00

E-Mail: info@ucamco.com

Internet: www.ucamco.com